IEC 796-2:1990-09 (E/F)

Microprocessor system bus - 8-bit and 16-bit data (MULTIBUS I) - Part 2: Mechanical and pin descriptions for the system bus configuration, with edge connectors (direct)

BUS système à microprocesseurs - Données: 8 bits et 16 bits (MULTIBUS I) - Partie 2: Description mécan ique et brochage pour la configuration du bus système, avec des connecteurs en bout de carte

SOMMAIRE

Pages

PRÉAMBULE 4

PRÉFACE 4

INTRODUCTION 6

SPÉCIFICATIONS MÉCANIQUES

Articles

1. Domaine d'application 6

2. Objet 6

3. Considérations sur le fond du panier 6

3.1 Relations entre les cartes 6

3.2 Affectation des broches pour le bus système 8

3.3 Connecteurs de bus 8

4. Facteurs déterminant le format 8

4.1 Normes de désignation des connecteurs et de numérotation des broches 8

4.2 Format normalisé des cartes de câblage imprimé 8

CONTENTS

Page

FOREWORD 5

PREFACE 5

INTRODUCTION 7

MECHANICAL SPECIFICATIONS

Clause

1. Scope 7

2. Object 7

3. Backplane considerations 7

3.1 Board to board relationships 7

3.2 System bus pin assignments 9

3.3 Bus connectors 9

4. Form factors 9

4.1 Connector naming and pin numbering standards 9

4.2 Standard outline of printed wiring boards 9